



Réseau
d'Ingénierie
de la Sûreté de fonctionnement

☆☆☆

Réunion du Groupe de Travail

« *Nouvelles architectures/technologies des processeurs
et sûreté de fonctionnement* »

Jeudi 18 novembre 2004 au LAAS-CNRS

☆☆☆

Programme

☆☆☆

9h00 Café d'accueil

9h30-13h00 (Pause vers 11h)

- Nicolas Renaud (ATMEL Nantes) : *Radiation hardened microprocessors*
- Lorena Anghel (TIMA) : *Méthodes de durcissement de la logique et des mémoires au niveau portes logiques*
- Raoul Velazco (TIMA) : *Prédiction du taux d'erreurs provoquées par les upsets sur des architectures à base de processeurs*
- Philippe David (ESA) : *L'utilisation de l'EDAC est-elle indispensable ?*

13h00-14h Déjeuner

14h-18h (Pause vers 16h)

- Philippe David (ESA) : *COTS base computer for ONBOARD Systems*
- Débat avec les intervenants sur les solutions à apporter par rapport aux risques exposés lors des présentations précédentes